(19) 世界知的所有権機関 国際事務局



(43) 国際公開日 2005年4月28日(28.04.2005)

PCT

(10) 国際公開番号 WO 2005/038975 A1

(51) 国際特許分類7:

H01P 3/16

(21) 国際出願番号:

PCT/JP2004/015254

(22) 国際出願日:

2004年10月15日(15.10.2004)

(25) 国際出願の言語:

日本語

(26) 国際公開の言語:

日本語

(30) 優先権データ: 特願 2003-355283

> 2003年10月15日(15.10.2003) JP 2004年3月4日(04.03.2004) 特願2004-061299

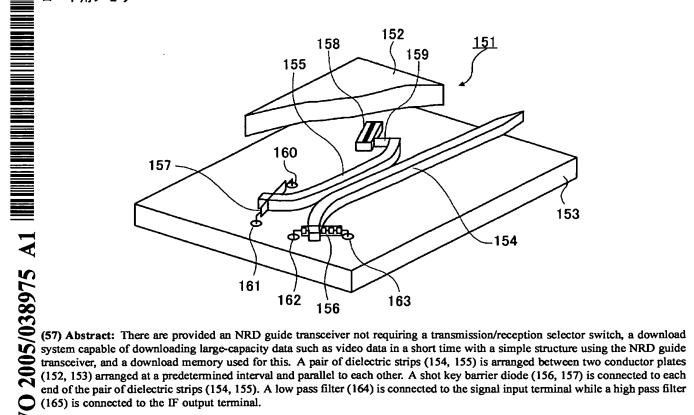
(71) 出願人 (米国を除く全ての指定国について): 株式 会社インテリジェント・コスモス研究機構 (INTEL-LIGENT COSMOS RESEARCH INSTITUTE) [JP/JP];

〒9893204 宮城県仙台市青葉区南吉成六丁目 6 番地 の3 Miyagi (JP).

- (72) 発明者; および
- (75) 発明者/出願人 (米国についてのみ): 米山 務 (YONEYAMA, Tsukasa) [JP/JP]; 〒9821102 宮城県仙 台市太白区袋原6丁目16-23 Miyagi (JP). 沢田 浩和 (SAWADA, Hirokazu) [JP/JP]; 〒9820032 宮城県 仙台市太白区富沢字舘8 1-8-1 0 5 Miyagi (JP).
- (74) 代理人: 福森 久夫 (FUKUMORI, Hisao); 〒1020074 東京都千代田区九段南4丁目5番11号富士ビル 2 F Tokyo (JP).
- (81) 指定国 (表示のない限り、全ての種類の国内保護が 可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT,

(54) Title: NRD GUIDE TRANSCEIVER, DOWNLOAD SYSTEM USING THE SAME, AND DOWNLOAD MEMORY USED FOR THE SAME

(54) 発明の名称: NRDガイドトランシーバ、これを用いたダウンロードシステムおよびこれに用いられるダウン ロード用メモリ



(165) is connected to the IF output terminal.

LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

(84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE,

IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

添付公開書類:

— 国際調査報告書

2文字コード及び他の略語については、定期発行される 各PCTガゼットの巻頭に掲載されている「コードと略語 のガイダンスノート」を参照。

(57) 要約: 送受信用切換スイッチを不要としたNRDガイドトランシーパ、これを用いて、簡易な構成で、映像データなどの大容量データを短時間にダウンロードすることができるダウンロードシステム、およびこれに用いられるダウンロード用メモリを提供することを目的とし、所定間隔をおいて平行配置された一対の導体板(152, 153)間に配置された一対の誘電体ストリップ(154, 155)を備え、この一対の誘電体ストリップ(154, 155)の双方の各端部にはショットキーパリアダイオード(156, 157)が接続されるとともに、信号入力端子に低域通過フィルタ(164)が接続され、IF出力端子に高域通過フィルタ(165)が接続される。